



Serviço Público Federal
Universidade Federal do Sul e Sudeste do Pará
Instituto de Geociências e Engenharias
Faculdade de Computação e Engenharia Elétrica

Nome da Chapa: Um novo horizonte para FACEEL

Número da Chapa: 01

Resumo dos currículos

Eduardo Sylvestre Lopes de Oliveira (SIAPE 2383691)



Possui graduação em Engenharia Elétrica pela Pontifícia Universidade Católica de Goiás (PUC GOIÁS) (2008), Mestrado na Engenharia Elétrica da Escola de Engenharia de São Carlos (EESC) da Universidade de São Paulo (USP) (2011) e Doutorado na Engenharia Elétrica da Escola de Engenharia de São Carlos (EESC) da Universidade de São Paulo (USP) (2015). Realiza estudos na área de Máquinas Elétricas, principalmente Máquinas a Relutância Chaveada. Tem participação em algumas publicações em congressos nacionais e internacionais. Realiza trabalhos focados em Gerador a Relutância Chaveado, Geração Distribuída com a utilização de Gerador a Relutância Chaveado e fontes alternativas de energia. Atualmente é professor adjunto A junto a Universidade Federal do Sul e Sudeste do Pará (UNIFESSPA). Para mais informações acerca deste docente acessar o currículo completo no endereço: <http://lattes.cnpq.br/6318227654268312>

José Carlos da Silva (SIAPE 2397429)



Atualmente é professor adjunto na Faculdade de Computação e Engenharia Elétrica (FACEEL) do Instituto de Geociências e Engenharias (IGE) da UNIFESSPA (Universidade Federal do Sul e Sudeste do Pará). Possui doutorado e mestrado em Engenharia Elétrica pela Universidade Estadual de Campinas (UNICAMP). Possui graduação em Engenharia Elétrica pela Universidade Federal de Mato Grosso (UFMT). Foi pesquisador na área de circuitos integrados analógicos e mistos para aplicação em energia e comunicação de dados no Centro Tecnologia da Informação-Renato Archer (CTI-RA). Foi coordenador de projeto de P&D da ANEEL na Fundação de Apoio a Tecnologia da Informação (FACTI). Liderou o projeto de uma interface analógica para um decodificador de leitora de cartão magnético comercial - Projeto DECODE/FINEP/CTI-RA. Liderou o grupo de projetos na área de circuitos

analógicos para aplicações em Unidades Gerenciadoras de Potência - PMU (Power Management Units) no Instituto Nacional de Ciência e Tecnologia de Sistemas Micro e Nanoeletrônicos (INCT-NAMITEC). Foi coordenador técnico do grupo de projetos de circuitos integrados mistos (analógico e digital) do Projeto SoC para aplicações em Smart-Grid no âmbito do programa CI-BRASIL. Tem experiência em projetos na área de Engenharia Elétrica, com ênfase em Eletrônica, Microeletrônica e Optoeletrônica.

CV: <http://lattes.cnpq.br/5751171901158502>

Zenaide Carvalho da Silva (SIAPE 1506929)



Doutora em Ciência da Computação pela Universidade Federal do Paraná (UFPR). Mestre em Ciência da Computação pela Universidade Estadual de Maringá (UEM). Especialista em Engenharia de Software pela Universidade Norte do Paraná (UNOPAR). Graduada em Bacharelado em Informática pela Universidade Estadual de Ponta Grossa (UEPG). Sou professora do curso de Sistemas de Informação desde o ano de 2005, exerci o cargo de diretora do antigo Campus Universitário de Marabá da UFPA no período de 2008 a 2009, fui diretora da Faculdade de Computação no período de 2010 a 2013, exerci a coordenação do curso de Sistemas de Informação no período de 2005 a 2008, atualmente sou Professora Adjunto 3 na Faculdade de Computação e Engenharia Elétrica (FACEEL) do Instituto de Geociências e Engenharias (IGE) da Universidade Federal do Sul e Sudeste do Pará (UNIFESSPA), atuando principalmente nas áreas de Informática na Educação e IHC (adaptação de conteúdos e interfaces), realizando investigação sobre o desenvolvimento de ferramentas e metodologias para a aplicação da tecnologia digital nos espaços educativos presencial e a distância. Mais informações acessar o currículo completo no endereço: <http://lattes.cnpq.br/4208059199564860>.

Valdez Aragão de Almeida Filho (SIAPE 1243431)



Possui graduação em Sistemas de Telecomunicações pelo Instituto Federal de Educação, Ciência e Tecnologia da Paraíba (2007), Mestrado (2010) e Doutorado (2014) em Engenharia Elétrica e da Computação pela Universidade Federal do Rio Grande do Norte. Atualmente é professor Adjunto da Universidade Federal do Sul e Sudeste do Pará (UNIFESSPA), vinculado à Faculdade de Computação e Engenharia Elétrica (FACEEL), onde desempenha pesquisas relacionadas com desenvolvimento de dispositivo para medição de sinais fisiológicos de forma não-invasiva, e desenvolvimento de dispositivo para medição de sensores baseados em fibras ópticas. Para mais informações acerca deste docente acessar o currículo completo no endereço: <http://lattes.cnpq.br/2356160324946863>.

João Victor Costa Carmona (SIAPE 2257521)



Professor Assistente Nível B-01 da Universidade Federal do Sul e Sudeste do Pará (UNIFESSPA). Concluiu a graduação no curso de Engenharia da Computação no IESAM (instituto de Estudos Superiores da Amazônia) em 2009, com TCC na área de automação de sistemas. Possui Mestrado em Engenharia Elétrica com Ênfase em Computação Aplicada, obtido em 2011 na área de Redes e Sistemas Distribuídos. Possui conhecimentos nas áreas de Tecnologias de Acesso, Mineração de Dados, Organização e Arquitetura de Computadores, Sistemas Operacionais, Avaliação de Desempenho de Redes, e Redes de Computadores. Atualmente é pesquisador da UNIFESSPA, participando do grupo de pesquisa vinculado ao DGP CNPq intitulado Núcleo de Estudos em Redes de Computadores e Sistemas Inteligentes (NERSI), e colaborador do Laboratório de Computação e Telecomunicações do PPGEE/UFGA. No momento desenvolve a fase final da tese de doutorado e trabalhos sobre Análise de Desempenho da perda de qualidade de vídeo utilizando abordagens simulada e de medições em padrões wireless.

Endereço para acessar este CV: <http://lattes.cnpq.br/3798922048130305>

Adam Dreyton Ferreira dos Santos (SIAPE 2389852)



Bacharel em Sistemas de Informação pela FEAPA e em Engenharia da Computação pela UFPA, Especialista em Banco de Dados pelo CESUPA, Mestre em Engenharia Elétrica na área de Telecomunicações e Doutor em Engenharia Elétrica na área de Computação Aplicada, ambos pelo PPGEE da UFPA. Atualmente, é Professor Adjunto na Faculdade de Computação e Engenharia Elétrica (FACEEL) da Universidade Federal do Sul e Sudeste do Pará (Unifesspa) e membro do Laboratório de Eletromagnetismo Aplicado da UFPA e do Laboratório de Computação Científica da Unifesspa, onde realiza pesquisas relacionadas com novos métodos de inteligência artificial e aprendizagem automática para detecção de dano no monitoramento de integridade estrutural e proposição de políticas públicas. Para mais informações acerca deste docente acessar o currículo completo no endereço: <http://lattes.cnpq.br/2616572481839756>